



PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2001094740 A**(43) Date of publication of application: **06.04.01**

(51) Int. Cl.
H04N 1/19
H01L 27/148
H04N 1/028
H04N 5/335

(21) Application number: **11269930**(71) Applicant: **SONY CORP**(22) Date of filing: **24.09.99**(72) Inventor: **NOGUCHI KATSUNORI**

(54) **SOLID-STATE IMAGE PICKUP DEVICE, ITS
 DRIVE METHOD AND IMAGE INPUT DEVICE**

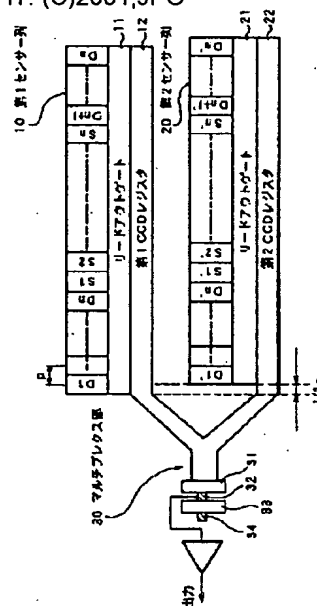
and the final stage of the 2nd CCD register 22 in
 the case of a single array output mode.

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a solid-state image pickup device that has provision for high resolution reading and high speed signal processing and to provide its drive method and an image input device.

SOLUTION: The solid-state image pickup device is provided with a 1st CCD register 12 that sequentially transfers electric charges captured by a 1st sensor array 10, a 2nd CCD register 22 that sequentially transfers electric charges captured by a 2nd sensor array 20, a multiplex section 30 that is adjacent to a final stage of the 1st CCD register 12 and a final stage of the 2nd CCD register 22 and a transfer level generating means that provides a transfer level in an opposite phase to the final stage of the 1st CCD register 12 and the final stage of the 2nd CCD register 22 in the case of an alternate output mode and provides a prescribed level to the final stage of the 1st CCD register 12

COPYRIGHT: (C)2001,JPO



This Page Blank (uspto)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-94740

(P 2 0 0 1 - 9 4 7 4 0 A)

(43) 公開日 平成13年4月6日 (2001.4.6)

(51) Int. Cl. ⁷	識別記号	F I	テーマコード (参考)
H04N 1/19		H04N 1/028	Z 4M118
H01L 27/148			A 5C024
H04N 1/028		5/335	F 5C051
			P 5C072
5/335		1/04	102
審査請求 未請求 請求項の数 9 O L (全 9 頁) 最終頁に続く			

(21) 出願番号 特願平11-269930

(22) 出願日 平成11年9月24日 (1999.9.24)

(71) 出願人 000002185

ソニー株式会社

東京都品川区北品川 6 丁目 7 番35号

(72) 発明者 野口 勝則

東京都品川区北品川 6 丁目 7 番35号 ソニ
ー株式会社内

(74) 代理人 100086298

弁理士 船橋 國則

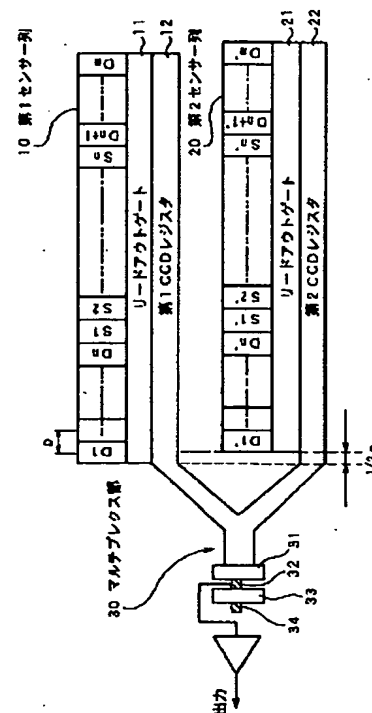
最終頁に続く

(54) 【発明の名称】 固体撮像装置およびその駆動方法並びに画像入力装置

(57) 【要約】

【課題】 高解像度読み取りおよび高速信号処理に対応した固体撮像装置およびその駆動方法並びに画像入力装置を提供すること。

【解決手段】 本発明は、第1センサー列10で取り込んだ電荷を順次転送する第1CCDレジスタ12と、第2センサー列20で取り込んだ電荷を順次転送する第2CCDレジスタ22と、第1CCDレジスタ12の最終段および第2CCDレジスタ22の最終段と隣接するマルチプレクス部30と、交互出力モードの場合、第1CCDレジスタ12の最終段および第2CCDレジスタ22の最終段に各々逆相となる転送電位を与え、単列出力モードの場合、第1CCDレジスタ12の最終段に転送電位を与えるとともに第2CCDレジスタ22の最終段に一定の電位を与える転送電位発生手段とを備えている。



【特許請求の範囲】

【請求項１】 第１の受光画素列で取り込んだ電荷を順次転送する第１の電荷転送列と、

第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、

前記第 1 の電荷転送列の最終段および前記第 2 の電荷転送列の最終段と隣接するマルチプレクス部と、

交互出力モードの場合、前記第 1 の電荷転送列および前記第 2 の電荷転送列で転送された各々の電荷を前記マル

チプレクス部で交互に転送するため、前記第1の電荷転送列の最終段および前記第2の電荷転送列の最終段に各

々逆相となる転送電位を与え、単列出力モードの場合、前記第1の電荷転送列の最終段に転送電位を与えると

もに前記第 2 の電荷転送列の最終段に一定の電位を与える電位発生手段とを備えていることを特徴とする固体撮

【請求項 2】 前記第 2 の電荷転送列の最終段手間に電

荷排出部が隣接して設けられていることを特徴とする請求項 1 記載の固体撮像装置

【請求項 3】 第 1 の受光画素列で取り込んだ電荷を順次転送する第 1 の電荷転送列と

第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と

前記第 1 の電荷転送列の最終段および前記第 2 の電荷転送列の最終段と隣接して接続され、前記第 1 の電荷転送

列および前記第2の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクサ部と

前記マルチプレクス部の後段に出力ゲートを介して接続される電荷電圧変換手段と

前記電荷電圧変換手段にリセットゲートを介して接続されるリセットドレインと

交互出力モードの場合、前記マルチプレクス部で交互に転送され、前記電圧電圧変換手段で各電圧に変換され

た後の各電荷をリセットドレインへ排出する信号を前記リセットゲートへ与え、単列出力モードの場合、前記

ルチプレクス部で交互に転送される電荷のうち、前記第2の電荷転送列で転送されてきた電荷が前記電荷電圧を

換手段に転送されるタイミングと同期してその電荷を前

トへ与える電位発生手段とを備えていることを特徴とする固体撮像装置

【請求項4】 第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、第1の電荷転送列と第2の電荷転送列とが互いに直交する方向に配置され、第1の電荷転送列と第2の電荷転送列との間に第1の電荷転送列と第2の電荷転送列との両方に共通する電荷転送列が設けられ、第1の電荷転送列と第2の電荷転送列との両方に共通する電荷転送列は、第1の電荷転送列と第2の電荷転送列との両方の電荷転送列の電荷を順次転送する電荷転送列と、第1の電荷転送列と第2の電荷転送列との両方の電荷転送列の電荷を同時に転送する電荷転送列とを有する電荷転送列とを有する。

り込んだ電荷を順次転送する第2の電荷転送列と、前記第1の電荷転送列の最終段とに接続された、電荷を順次

の最終段と隣接するマルチプレクス部とを備える固体撮
像装置の駆動方法において

送列の最終段および前記第 2 の電荷転送列の最終段に各々逆相となる転送電位を与え、

単列出力モードの場合、前記第 1 の電荷転送列の最終段に転送電位を与えるとともに前記第 2 の電荷転送列の最

終段に一定の電位を与えることを特徴とする固体撮像装置の駆動方法。

【請求項5】 前記単列出力モードの場合、前記第2の電荷転送列の最終段手前まで転送されてきた電荷を所定

のタイミングで排出することを特徴とする請求項4記載の固体撮像装置の駆動方法

【請求項6】 第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で所

第1の電荷転送列と、第2の受元画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、前記第1の電荷転送列の最終段および前記第2の電荷転送列

前記第 1 の電荷転送列の最終段および前記第 2 の電荷転送列の最終段と隣接して接続され、前記第 1 の電荷転送列および前記第 2 の電荷転送列で転送された各々の電荷を

より前記第2の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクス部と、前記マルチプレクス部の後段に出力ゲートを含めて接続される電荷電圧出力

り込んだ電荷を順次転送する第 2 の電荷転送列と、前記第 1 の電荷転送列の最終段および前記第 2 の電荷転送列の最終段と隣接して接続され、前記第 1 の電荷転送列および前記第 2 の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクス部と、前記マルチプレクス部の後段に出力ゲートを介して接続される電荷電圧変換手段と、前記電荷電圧変換手段にリセットゲートを介して接続されるリセットドレインと、交互出力モードの場合、前記マルチプレクス部で交互に転送され、前記電荷電圧変換手段で各々電圧に変換された後の各電荷をリセ

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、複数列で取り込んだ電荷を交互に転送して出力したり、単列の電荷のみを転送して出力する固体撮像装置およびその駆動方法並びに画像入力装置に関する。

【0002】

【従来の技術】スキャナや複写機などに適用される画像入力装置においては、リニアセンサーから成る固体撮像装置が用いられており、この固体撮像装置による読取位置を走査することで画像の入力を行っている。

【0003】近年では、読取解像度の向上や読取速度の短縮が強く要求されてきており、リニアセンサーにおいても複数のセンサ列を用いて対応するものが開発されている。図 5 は、従来の固体撮像装置を説明する模式図で、センサ列が複数設けられたものである。

【0004】すなわち、この固体撮像装置は、画素 D1、D2、…を備える第 1 の受光画素列 10 と、画素 D1'、D2'、…を備える第 2 の受光画素列 20 と、第 1 の受光画素列 10 で取り込んだ電荷を転送する第 1 の電荷転送列 12 と、第 2 の受光画素列 20 で取り込んだ電荷を転送する第 2 の電荷転送列 22 と、第 1 の電荷転送列 12 および第 2 の電荷転送列 22 で転送された電荷を交互に転送するマルチプレクス部 30 とを備えている。また、マルチプレクス部 30 の後段には、出力ゲート 31、フローティングディフュージョンアンプ 32、リセットゲート 33 およびリセットドレイン 34 が設けられている。

【0005】このうち、第 1 の受光画素列 10 を構成する画素 D1、D2、…と、第 2 の受光画素列 20 を構成する画素 D1'、D2'、…とは、各々半ピッチずれた状態（千鳥状）で配置されており、単列で取り込む場合

に比べて解像度の向上を図るようにしている。

【0006】図 6 は、従来の固体撮像装置における動作タイミングチャートである。このうち、 $\phi 1$ 、 $\phi 2$ は、図 5 に示す第 1 の電荷転送列 12 および第 2 の電荷転送列 22 に交互に印加される。また、 $\phi 3$ 、 $\phi 4$ はマルチプレクス部 30 に印加される。この $\phi 1$ 、 $\phi 2$ によって、第 1 の電荷転送列 12 および第 2 の電荷転送列 22 で各々の電荷が順次交互に転送され、各々の転送列の最終段からマルチプレクス部 30 へ交互に電荷が送られる。マルチプレクス部 30 に送られた電荷は、 $\phi 1$ 、 $\phi 2$ の 2 倍の周波数から成る $\phi 3$ 、 $\phi 4$ によって順次出力ゲート 31 を介してフローティングディフュージョンアンプ 32 へ送られ、出力信号 V_{out} となる。また、 $\phi 3$ の立ち下がり、および $\phi 4$ の立ち上がりに同期してリセットパルス ϕRS がリセットゲート 33 に印加され、フローティングディフュージョンアンプ 32 に転送された電荷をリセットドレイン 34 に排出することになる。

【0007】このような動作によって、出力回路へは第 1 の受光画素列 10 で取り込んだ電荷と第 2 の受光画素列 20 で取り込んだ電荷とが所定の電圧となって交互に出力されることになる。

【0008】

【発明が解決しようとする課題】しかしながら、このような固体撮像装置では次のような問題がある。つまり、複数の受光画素列で取り込んだ画素を各々交互に読み出すことで解像度の向上を図ることはできるものの、単列の受光画素列で取り込んだ画素を読み出す場合に比べて読み出す画素数が多くなるため、読み出し時間が長くなって高速読み出しの用途には向かないという問題がある。また、1 列の受光画素列の場合と同じスピードで信号出力を行おうとすると、電荷の転送周波数を高くする必要があり、信号のデータ領域が短くなって、外部での信号処理の扱いが困難となってしまう。

【0009】

【課題を解決するための手段】本発明は、このような課題を解決するために成された固体撮像装置およびその駆動方法および画像入力装置である。すなわち、本発明の固体撮像装置は、第 1 の受光画素列で取り込んだ電荷を順次転送する第 1 の電荷転送列と、第 2 の受光画素列で取り込んだ電荷を順次転送する第 2 の電荷転送列と、第 1 の電荷転送列の最終段および第 2 の電荷転送列の最終段と隣接するマルチプレクス部と、交互出力モードの場合、第 1 の電荷転送列および第 2 の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送するため、第 1 の電荷転送列の最終段および第 2 の電荷転送列の最終段に各々逆相となる転送電位を与え、単列出力モードの場合、第 1 の電荷転送列の最終段に転送電位を与えると同時に第 2 の電荷転送列の最終段に一定の電位を与える転送電位発生手段とを備えている。

【0010】このような本発明では、交互出力モードの

場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、各々の電荷に対応した信号出力を順次得ることができる。また、単列出力モードの場合、第2の電荷転送列で転送された電荷をその最終段で止めることになり、マルチプレクス部には転送されない。つまり、第1の電荷転送列で転送された電荷だけをマルチプレクス部で転送でき、第1の電荷転送列で転送された電荷に応じた出力のみを得ることができる。

【0011】また、本発明の固体撮像装置は、第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、第1の電荷転送列の最終段および第2の電荷転送列の最終段と隣接して接続され、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクス部と、マルチプレクス部の後段に出力ゲートを介して接続される電荷電圧変換手段と、電荷電圧変換手段にリセットゲートを介して接続されるリセットドレインと、交互出力モードの場合、マルチプレクス部で交互に転送され、電荷電圧変換手段で各々電圧に変換された後の各電荷をリセットドレインへ排出する信号をリセットゲートへ与え、単列出力モードの場合、マルチプレクス部で交互に転送される電荷のうち、第2の電荷転送列で転送されてきた電荷が電荷電圧変換手段に転送されるタイミングと同期してその電荷をリセットドレインへ排出する信号をリセットゲートへ与える電位発生手段とを備えているものでもある。

【0012】このような本発明では、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、電荷電圧変換手段によって各々の電荷に対応した信号出力を順次得ることができる。また、単列出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、順次電荷電圧変換手段に転送されるが、第2の電荷転送列で転送された電荷が電荷電圧変換手段に転送されるタイミングと同期してリセットゲートに信号が与えられ、その電荷をリセットドレインに排出している。これにより、電荷電圧変換手段では、第2の電荷転送列で転送されてきた電荷の電圧への変換を行わず、第1の電荷転送列で転送されてきた電荷のみ電圧への変換を行うようになる。つまり、第1の電荷転送列で転送されてきた電荷に対する出力のみを得ることができる。

【0013】また、本発明の固体撮像装置の駆動方法は、第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、第1の電荷転送列の最終段および第2の電荷転送列の最終段と隣接するマルチプレクス部とを備える固体撮像装置の駆動方法に

において、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送するため、第1の電荷転送列の最終段および第2の電荷転送列の最終段に各々逆相となる転送電位を与え、単列出力モードの場合、第1の電荷転送列の最終段に転送電位を与えるとともに第2の電荷転送列の最終段に一定の電位を与えるものである。

【0014】このような本発明では、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、各々の電荷に対応した信号出力を順次得ることができる。また、単列出力モードの場合、第2の電荷転送列の最終段に一定の電位を与えることで、第2の電荷転送列で転送された電荷をその最終段で止めることになり、マルチプレクス部には転送されない。つまり、第1の電荷転送列で転送された電荷だけをマルチプレクス部で転送でき、第1の電荷転送列で転送された電荷に応じた出力のみを得ることができる。

【0015】また、本発明の固体撮像装置の駆動方法は、第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、第1の電荷転送列の最終段および第2の電荷転送列の最終段と隣接して接続され、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクス部と、マルチプレクス部の後段に出力ゲートを介して接続される電荷電圧変換手段と、電荷電圧変換手段にリセットゲートを介して接続されるリセットドレインとを備える固体撮像装置の駆動方法において、交互出力モードの場合、マルチプレクス部で交互に転送され、電荷電圧変換手段で各々電圧に変換された後の各電荷をリセットドレインへ排出する信号を前記リセットゲートへ与え、単列出力モードの場合、マルチプレクス部で交互に転送される電荷のうち、第2の電荷転送列で転送されてきた電荷が電荷電圧変換手段に転送されるタイミングと同期してその電荷をリセットドレインへ排出する信号をリセットゲートへ与えるものでもある。

【0016】このような本発明では、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、電荷電圧変換手段によって各々の電荷に対応した信号出力を順次得ることができる。また、単列出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、順次電荷電圧変換手段に転送されるが、第2の電荷転送列で転送された電荷が電荷電圧変換手段に転送されるタイミングと同期してリセットゲートに信号が与えられ、その電荷をリセットドレインに排出している。これにより、電荷電圧変換手段では、第2の電荷転送列で転送されてきた電荷の電圧への変換を行わず、第1の電荷転送

列で転送されてきた電荷のみ電圧への変換を行うようになる。つまり、第1の電荷転送列で転送されてきた電荷に対する出力のみを得ることができる。

【0017】また、本発明の画像入力装置は、第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列と、第1の電荷転送列の最終段および第2の電荷転送列の最終段と隣接するマルチプレクス部と、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送するため、第1の電荷転送列の最終段および第2の電荷転送列の最終段に各々逆相となる転送電位を与え、単列出力モードの場合、第1の電荷転送列の最終段に転送電位を与えるとともに第2の電荷転送列の最終段に一定の電位を与える電位発生手段とを備えている固体撮像装置を用いたものである。

【0018】このような本発明では、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、各々の電荷に対応した高解像度の信号出力を順次得ることができる。また、単列出力モードの場合、第2の電荷転送列で転送された電荷をその最終段で止めることになり、マルチプレクス部には転送されない。つまり、第1の電荷転送列で転送された電荷だけをマルチプレクス部で転送でき、第1の電荷転送列で転送された電荷に応じた出力のみを高速で得ることができる。

【0019】また、本発明の画像入力装置は、第1の受光画素列で取り込んだ電荷を順次転送する第1の電荷転送列と、第2の受光画素列で取り込んだ電荷を順次転送する第2の電荷転送列の最終段と隣接して接続され、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷を交互に転送するマルチプレクス部と、マルチプレクス部の後段に出力ゲートを介して接続される電荷電圧変換手段と、電荷電圧変換手段にリセットゲートを介して接続されるリセットドレインと、交互出力モードの場合、マルチプレクス部で交互に転送され、電荷電圧変換手段で各々電圧に変換された後の各電荷をリセットドレインへ排出する信号をリセットゲートへ与え、単列出力モードの場合、マルチプレクス部で交互に転送される電荷のうち、第2の電荷転送列で転送されてきた電荷が電荷電圧変換手段に転送されるタイミングと同期してその電荷をリセットドレインへ排出する信号をリセットゲートへ与える電位発生手段とを備えている固体撮像装置を用いたものである。

【0020】このような本発明では、交互出力モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、電荷電圧変換手段によって各々の電荷に対応した高解像度の信号出力を順次得ることができる。また、単列出力

モードの場合、第1の電荷転送列および第2の電荷転送列で転送された各々の電荷をマルチプレクス部で交互に転送し、順次電荷電圧変換手段に転送されるが、第2の電荷転送列で転送された電荷が電荷電圧変換手段に転送されるタイミングと同期してリセットゲートに信号が与えられ、その電荷をリセットドレインに排出している。これにより、電荷電圧変換手段では、第2の電荷転送列で転送されてきた電荷の電圧への変換を行わず、第1の電荷転送列で転送されてきた電荷のみ電圧への変換を行うようになる。つまり、第1の電荷転送列で転送されてきた電荷に対する出力のみを高速で得ることができる。

【0021】

【発明の実施の形態】以下、本発明の固体撮像装置およびその駆動方法並びに画像入力装置における実施の形態を図に基づいて説明する。図1は、本実施形態の固体撮像装置を説明する模式図である。すなわち、この固体撮像装置は、第1センサー列10（画素 D_1 、…、 D_n 、 S_1 、 S_2 … S_n 、 D_{n+1} 、…、 D_m ）と第2センサー列20の2列の受光画素列（画素 D_1' 、…、 D_n' 、 S_1' 、 S_2' … S_n' 、 D_{n+1}' 、…、 D_m' ）で取り込んだ電荷を転送するもので、第1センサー列10に平行したリードアウトゲート11を介して第1CCDレジスタ12と、第2センサー列20に平行したリードアウトゲート21を介して第2CCDレジスタ22とを備えている。この第1センサー列10と第2センサー列20とは、各画素のピッチPに対して半ピッチ（ $1/2P$ ）ずれた状態（千鳥状）に配置され、高解像度の信号出力を得ることができるようになっている。

【0022】また、第1CCDレジスタ12および第2CCDレジスタ22で転送された各々の電荷を出力モードに応じて転送するマルチプレクス部30と、マルチプレクス部30の後段に接続される出力ゲート31、電荷電圧変換手段であるフローティングディフュージョンアンプ32、リセットゲート33およびリセットドレイン34とを備えている。さらに、第1CCDレジスタ12および第2CCDレジスタ22、マルチプレクス部30、出力ゲート31、リセットゲート33に各々与えるパルスが発生する電位発生部（図示せず）も備えている。

【0023】ここで、出力モードとしては、交互出力モードと単列出力モードとがある。交互出力モードでは、第1センサー列10および第2センサー列20の各画素で取り込んだ電荷に対応する出力信号をフローティングディフュージョンアンプ32から順次交互に出力し、単列モードでは、第1センサー列10の各画素で取り込んだ電荷に対応する出力信号のみをフローティングディフュージョンアンプ32から順次出力する。

【0024】例えば、精細な画像取り込みを行う場合など、高解像度な出力信号を得たい場合には交互出力モードで動作させ、画像取り込みのプリスキャン（画像サイ

ズ等の判定を行う読み取り)を行う場合など、高速信号処理を行いたい場合には単列出力モードで動作させる。

【0025】図2は、本実施形態の固体撮像装置におけるマルチプレクス部付近を説明する模式図である。この第1センサー列10に対応する第1CCDレジスタ12には、 $\phi 1$ 、 $\phi 2$ の転送パルスが交互に印加され、第1センサー列10で取り込んだ電荷を順次マルチプレクス部30の方向へ転送している。また、第2センサー列20に対応する第2CCDレジスタ22には、第1CCDレジスタ12に印加される $\phi 1$ 、 $\phi 2$ とは逆相となる $\phi 2$ 、 $\phi 1$ が交互に印加され、第2センサー列20で取り込んだ電荷を順次マルチプレクス部30の方向へ転送している。

【0026】次に、この固体撮像装置の駆動方法について説明する。まず、交互出力モードの場合を説明する。交互出力モードでは、第1CCDレジスタ12に転送パルス $\phi 1$ 、 $\phi 2$ を印加し、第2CCDレジスタ22に転送パルス $\phi 2$ 、 $\phi 1$ を印加する。また、第1CCDレジスタ12の最終段12aに印加するパルス $\phi 2'$ として、上記 $\phi 2$ と同じパルスを印加し、第2CCDレジスタ22の最終段22aに印加するパルス $\phi 1'$ として、上記 $\phi 1$ と同じパルスを印加する。これにより、第1CCDレジスタ12および第2CCDレジスタ22によって第1センサー列10で取り込んだ電荷および第2センサー列20で取り込んだ電荷を交互に転送し、各最終段からマルチプレクス部30へ交互に電荷を転送する。

【0027】マルチプレクス部30には、 $\phi 1$ 、 $\phi 2$ の2倍の周波数のクロック $\phi 3$ 、 $\phi 4$ を交互に印加する。これにより、マルチプレクス部30の初段に交互に転送されてきた第1センサー列10の電荷および第2センサー列20の電荷を順に出力ゲート31方向へ転送していく。そして、出力ゲート31へ印加するパルスのタイミングに応じて各電荷がフローティングディフュージョンアンプ32へ送られ、電荷量に応じた電圧となって出力回路へ送られることになる。また、次の電荷がフローティングディフュージョンアンプ32へ送られる前にリセットゲート33にリセットパルス ϕRS を印加し、フローティングディフュージョンアンプ32に残っている電荷をリセットドレイン34へ排出する。これによって、第1センサー列10および第2センサー列20で取り込んだ各電荷に対応する信号が交互に出力されることになる。

【0028】次に、単列出力モードの場合を説明する。単列出力モードでは、第1センサー列10で取り込んだ電荷に対応する信号のみを出力する。本実施形態では、この単列出力モードに対応した駆動方法として、2つの方法がある。まず、第1の駆動方法を説明する。図3は第1の駆動方法を説明するタイミングチャートである。

【0029】すなわち、この駆動方法では、第1CCDレジスタ12に $\phi 1$ 、 $\phi 2$ を印加し、第2CCDレジスタ22に $\phi 2$ 、 $\phi 1$ を印加する。また、第1CCDレジスタ12の最終段12aに印加するパルス $\phi 2'$ として、上記 $\phi 2$ と同じパルスを印加し、第2CCDレジスタ22の最終段22aに印加するパルス $\phi 1'$ として、上記 $\phi 1$ と同じパルスを印加する。つまり、第1CCDレジスタ12および第2CCDレジスタ22によって、各々第1センサー列10および第2センサー列20で取り込んだ電荷を順次交互にマルチプレクス部30の方向へ転送することになる。

【0030】このようなパルス印加によって、第1CCDレジスタ12では、第1センサー列10で取り込んだ各画素の電荷を順次マルチプレクス部30へ転送することになるが、第2CCDレジスタ22では、第2センサー列20で取り込んだ各画素の電荷を最終段22aの手前まで転送し、その先へは転送しない状態となる。

【0031】そして、第1CCDレジスタ12によって転送された第1センサー列10の電荷はマルチプレクス部30に印加される $\phi 3$ 、 $\phi 4$ によって順次出力ゲート31方向へ転送され、フローティングディフュージョンアンプ32で電圧に変換されて出力されることになる。

【0032】一方、第2センサー列20で取り込んだ電荷は第2CCDレジスタ22によって最終段22a手前まで転送されるが、その先へは転送されない。これによって、フローティングディフュージョンアンプ32からは第1センサー列10で取り込んだ電荷に対応する信号(図3に示すS1、S2、S3、...)のみが出力されることになる。

【0033】なお、第2CCDレジスタ22で最終段22a手前まで転送された電荷はここに蓄積されるため、所定のタイミングで排出するようにする。例えば、第2CCDレジスタ22の最終段22aの手前の電荷転送領域に隣接して排出ドレインを設けておき、1列分の電荷が転送されるたびに第2CCDレジスタ22の最終段22a手前から電荷を排出するようにする。これにより、電荷の蓄積によるオーバーフローを防止できる。

【0034】次に、第2の駆動方法を説明する。図4は第1の駆動方法を説明するタイミングチャートである。すなわち、この駆動方法では、第1CCDレジスタ12に $\phi 1$ 、 $\phi 2$ を印加し、第2CCDレジスタ22に $\phi 2$ 、 $\phi 1$ を印加する。また、第1CCDレジスタ12の最終段12aに印加するパルス $\phi 2'$ として、上記 $\phi 2$ と同じパルスを印加し、第2CCDレジスタ22の最終段22aに印加するパルス $\phi 1'$ として、上記 $\phi 1$ と同じパルスを印加する。つまり、第1CCDレジスタ12および第2CCDレジスタ22によって、各々第1センサー列10および第2センサー列20で取り込んだ電荷を順次交互にマルチプレクス部30の方向へ転送することになる。

【0035】次に、マルチプレクス部30には、 $\phi 1$ 、 $\phi 2$ の2倍の周波数のクロック $\phi 3$ 、 $\phi 4$ を交互に印加する。これにより、マルチプレクス部30の初段に交互に転送されてきた第1センサー列10の電荷および第2センサー列20の電荷を順に出力ゲート31方向へ転送していく。そして、出力ゲート31へ印加するパルスの

タイミングに応じて各電荷がフローティングディフュージョンアンプ 32 へ送られることになるが、ここで、第 2 センサー列 20 で取り込んだ電荷の転送タイミングに同期して、リセットゲート 33 へ印加するリセットパルス ϕ_{RS} を印加する。これにより、第 2 センサー列 20 で取り込んだ電荷がフローティングディフュージョンアンプ 32 へ転送されると同時にその電荷がリセットドレイン 34 へ排出され、出力しない状態となる。

【0036】一方、第 1 センサー列 10 で取り込んだ電荷がフローティングディフュージョンアンプ 32 へ転送される際にはリセットゲート 33 へリセットパルス ϕ_{RS} が印加されず、フローティングディフュージョンアンプ 32 から電荷量に応じた電圧が出力されることになる。つまり、このような駆動によって、リセットパルス ϕ_{RS} の印加されていない間、第 1 センサー列 10 で取り込んだ電荷に対応する出力信号が得られることになる。

【0037】第 2 の駆動方法では、 ϕ_3 、 ϕ_4 の 1 周期分、出力信号が得られることから、後段の出力回路での信号処理に時間的な余裕が生じて確実な信号処理を行うことができるようになる。

【0038】上記説明した固体撮像装置およびその駆動方法は、主としてスキャナや複写機などの画像入力装置に適用される。この場合、精細な画像取り込みを行う場合など、高解像度が要求される場合には、先に説明した交互出力モードによって第 1 センサー列 10 および第 2 センサー列 20 で取り込んだ各画素の出力を得るようにし、画像取り込み時のブリスキャン（画像サイズや領域判定等を行う読み取り）の場合など、限られた時間内で高速に信号処理を行う必要がある場合には、先に説明した単列出力モードによって第 1 センサー列 10 の各画素の出力のみを得るようにする。これによって、一つの固体撮像装置で高解像度および高速処理の両方の要求に対応することができるようになる。

【0039】なお、上記説明した実施形態では、複数の

画素が列状に並ぶラインセンサーの場合を説明したが、複数の画素がエリア状（マトリクス状）に並ぶエリアセンサーの場合であっても適用可能である。

【0040】

【発明の効果】以上説明したように、本発明の固体撮像装置およびその駆動方法並びに画像入力装置によれば次のような効果がある。すなわち、一つの固体撮像装置で高解像度および高速信号処理の両方に対応でき、多様なニーズに答えることが可能となる。また、出力モードに切り替えが、一つのパルス変更のみで行えることから、回路配線などの複雑化を招くことなく、モード切り替えに対応することが可能となる。これによって、高解像度および高速信号処理の両方に対応できる固体撮像装置の製造コストを低減させることが可能となる。

【図面の簡単な説明】

【図 1】本実施形態の固体撮像装置を説明する模式図である。

【図 2】本実施形態の固体撮像装置におけるマルチプレクス部周辺を説明する模式図である。

【図 3】本実施形態の第 1 の駆動方法を説明するタイミングチャートである。

【図 4】本実施形態の第 2 の駆動方法を説明するタイミングチャートである。

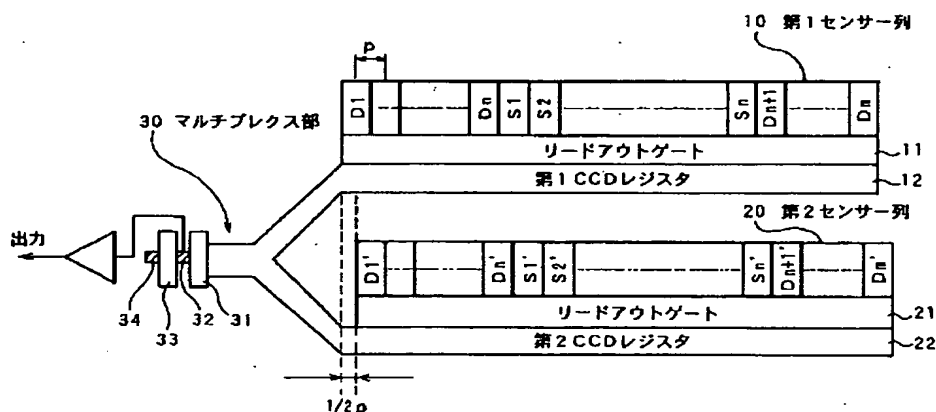
【図 5】従来の固体撮像装置のマルチプレクス部周辺を説明する模式図である。

【図 6】従来の駆動方法を説明するタイミングチャートである。

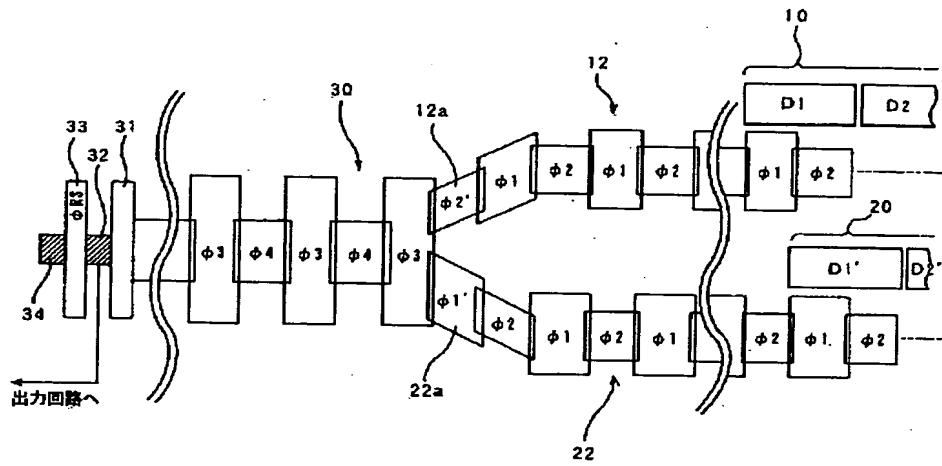
【符号の説明】

10…第 1 センサー列、11…リードアウトゲート、12…第 1 CCD レジスタ、20…第 2 センサー列、21…リードアウトゲート、22…第 2 CCD レジスタ、30…マルチプレクス部、31…出力ゲート、32…フローティングディフュージョンアンプ、33…リセットゲート、34…リセットドレイン

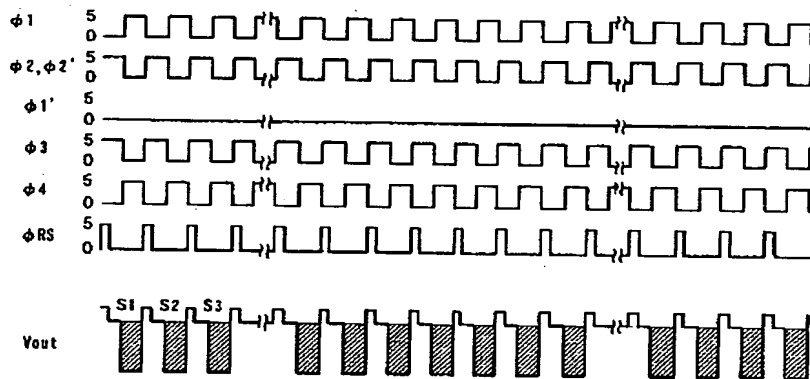
【図 1】



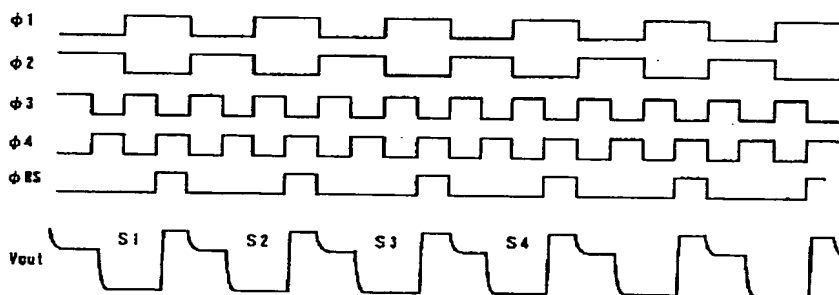
【図 2】



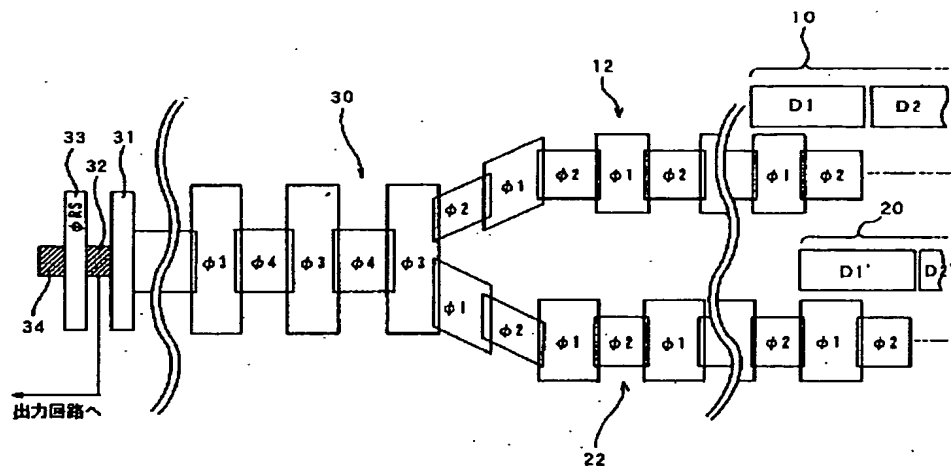
【図 3】



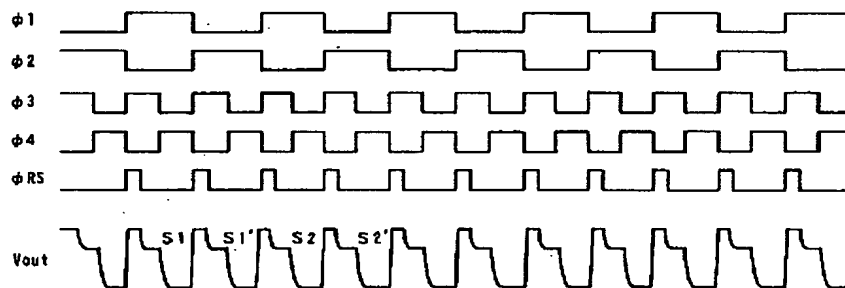
【図 4】



【図 5】



【図 6】



フロントページの続き

(51) Int. Cl. ⁷

識別記号

F I

テーマコード (参考)

H01L 27/14

B

H04N 1/04

103

Z

F ターム(参考) 4M118 AA10 AB01 AB10 BA10 CA02
 DA15 DB01 DB06 DD12 FA03
 FA04 FA06 FA08
 5C024 AA01 CA11 DA04 FA02 FA14
 GA11 GA22 GA45
 5C051 AA01 BA03 DB01 DB07 DB12
 DC03 DE01 DE03 EA03
 5C072 AA01 BA03 BA16 EA05 FA01
 FB27

This Page Blank (uspto)